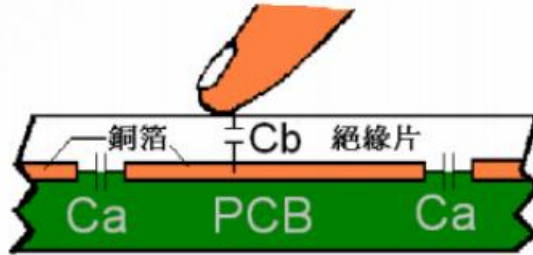


HY006 超强抗 EMC 干扰触控按键芯片 规格书 Ver1.0

概述:

触摸感应检测按键目前被广泛应用在众多电子电器产品,它可以穿透非金属材料绝缘材料外壳(如:玻璃,木头,亚克力,塑胶等等),它是利用人体靠近接触 pad 产生的电容变化原理来判断是否有按键触摸,电容式触摸按键的诞生解决了传统机械按键有寿命,水漫问题,还大大提高了产品本质的档次,使产品更美观时尚,并便于生产安装节约产品制造的成本。



HY006 是一颗强抗 EMC 干扰的专业触摸按键处理芯片,它是恒耀公司技术团队自主研发特有的软件算法,能做到抗辐射,抗多种电源干扰,防水漫,适合用于各种不同电源架构供电的产品,因此它可大力推荐用于白色家电,医疗设备,工业控制设备及对抗干扰要求高的电子,电器产品。

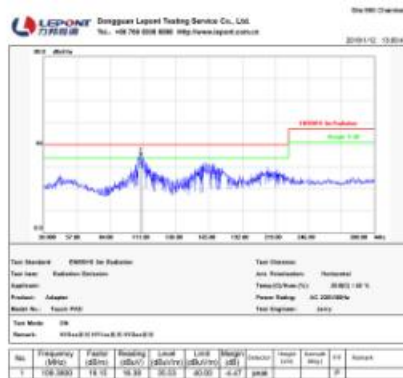
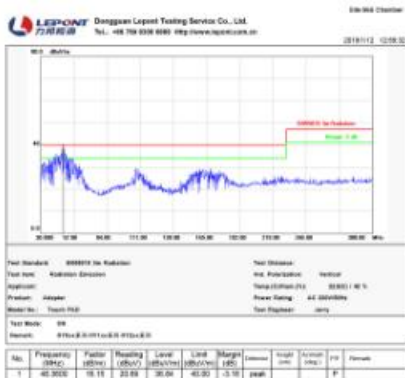
● 产品特色

- 超强抗 EMC 干扰(抗骚扰动态: 10V),可防止大功率对讲机(5瓦)或其他小功率 RF 射频发射设备天线靠近触摸 pad 干扰。
- 环境温度湿度变化自适应,内置电容补偿算法,产品在长时间工作不会导致按键灵敏度差异。
- 按键灵敏度自适应,当每个触摸 pad 面积大小或 pad 引线长短不一致时,电容补偿算法程序会自动检测识别利用补偿算法将每个按键的灵敏度补偿到基本一致。
- 外围应用线路精简,只需要一个简单的稳压线路给芯片提供稳定的电源(视产品对 EMC 的要求,若产品对 EMC 要求比较高,则电源部分需要增加 RC 滤波,每个触摸 pad 串一个小电阻)。
- 防止水漫,按键表面有轻度水漫覆盖不影响按键的有效判断。
- 宽工作电压范围: 3.0V - 5.5V,则可广泛应用在 3.3V 或 5.0V 的线路系统。
- 工作电流: 3mA@5V
- 上电快速初始化,在 300ms 左右芯片就可以检测好环境参数(含自适应),就可以正常开始按键检测工作。
- 触摸按键灵敏度调节简单,可由外部 Cs 脚电容调节触摸按键灵敏度(电容容值越大灵敏度越高,电容容值越小灵敏度越低)。
- 提供一对一直接 IO 输出与 MCU 通讯,应用方便简单。

● 产品应用

各种大小家电，白色家电触摸按键
 医疗设备触摸按键
 工业控制面板触摸按键

● 第三方检测认证机构证书展示（EMC 辐射；抗骚扰动态：10V）。



Site: Level-1/Building/Floor: 1
 Report: LEP-421-08

Site: Level-1/Building/Floor: 1
 Report: LEP-421-08

Form LEP-421-08
 Injected Currents Susceptibility
 Test Data

EUT: Touch_PAD_M/N: HY006系列_HY106系列_HY206系列
 Power Supply: AC 230V/50Hz
 Modulation: Noise Pulse AM RD % MHz
 Performance Criteria: A

Ambient Conditions: 24.3 °C, 42 %RH, 101.25 kPa

Operation Mode: Dynamic/static (动态/静态)

Frequency Range (MHz)	Injected Position	Strength (microamperes)	Performance Criterion	Result
0.15-230	AC Mains	10V	A	PASS

Operation Mode:

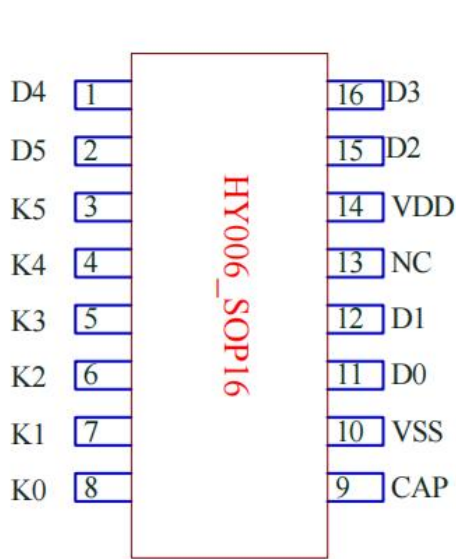
Frequency Range (MHz)	Injected Position	Strength (microamperes)	Performance Criterion	Result

Test Equipment:
 1. Signal Generator: CDG6000-2(Schleuder)
 2. Power Amplifier: CDX6010000 (Schleuder)
 3. CDN: ME (Schleuder) MO (Schleuder)

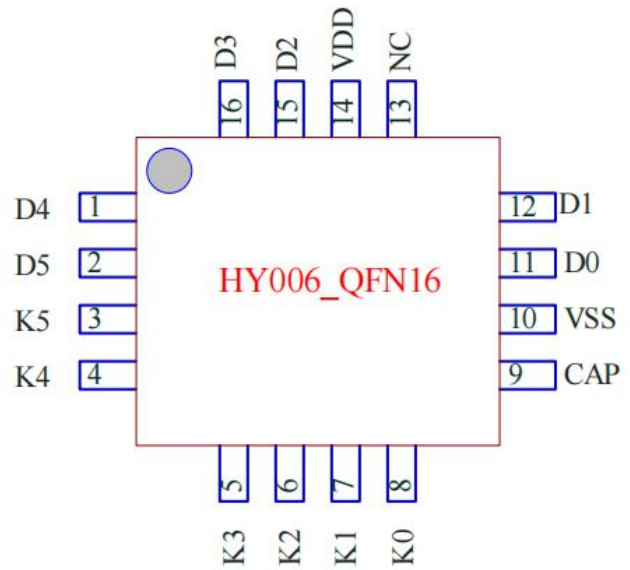
Remark: Actual test performance level: A

Approved By: [Signature] Yeand By: [Signature] Date: 2019-1-12
 LEP-421-08 Edition: B.0

● 封装脚位图



Sop16



QFN16

● 脚位定义

SOP16 管脚编号	QFN16 管脚编号	脚位名称	类型	功能描述
3-8	3-8	K5-K0	I	触摸按键输入脚, 串接100-4700欧姆, 能提高抗干扰和提高抗静电能力
9	9	CAP	--	此电容首选涤纶电容, 次选 NPO 或 X7R 材质电容 (不可选用普通瓷片电容) 电容容值范围: 4700pF-33000pF, 电容容值越大灵敏度越高, 反之灵敏度越小
10	10	VSS	P	电源负端
11	11	D0	O	按键K0输出脚
12	12	D1	O	按键K1输出脚
13	13	NC	P	空接
14	14	VDD	P	电源正端
15	15	D2	O	按键K2输出脚
16	16	D3	O	按键K3输出脚
1	1	D4	O	按键K4输出脚
2	2	D5	O	按键K5输出脚

I: 输入

O: 输出

P: 电源

● 电气特性:

最大绝对额定值

参数	符号	条件	值	单位
工作温度	Top	-	-20 - +70	°C
存储温度	Tstg	-	-50 - +125	°C
电源电压	VDD	25°C	V _{SS} -0.3 to V _{SS} +5.5	V
输入电压	Vin	25°C	V _{SS} -0.3 to V _{DD} +0.3	V
ESD 电压	ESD	-	≥5	KV

DC/AC 特性: (测试条件为室内温度=25℃)

参数	符号	测试条件	最小值	典型值	最大值	单位
工作电压	VDD	-	3.0	--	5.5	V
工作电流	I _{op}	VDD=3.3V, 工作状态	-	1	-	mA
系统震荡频率	F	VDD=5V	-	4M	-	Hz
基准电容*	C _s		4700	--	33000	PF
输入口低电平门限	V _{IL}	输入低电压	0	-	0.2	VDD
输入口高电平门限	V _{IH}	输入高电压	0.8	-	1.0	VDD
输出口灌电流	I _{OL}	VDD=5V, V _{OL} =0.6V	-	8	-	mA
输出口拉电流	I _{OH}	VDD=5V, V _{OH} =4.3V	-	-4	-	mA
输入口上拉电阻	R _{pu}	VDD=3.3V	-	75K	-	Ω
低电压复位	LVR	-	2.20	2.50	3.00	V

● 功能参数:

参数	符号	测试条件	最小值	典型值	最大值	单位
按键按下有效时间	T _{press}	按键动作到有效输出	60	--	80	mS
按键释放有效时间	T _{release}	按键释放到输出关闭	40	--	60	mS
最多允许同时按键数	K _{max}	保证系统不复位	--	2	--	个
允许按键长按时间	T _{max}	保证系统不复位	--	30	--	S

● 输出指示:

按键序号	输出脚	按键有效电平	备注
K0	D0	低电平	
K1	D1	低电平	
K2	D2	低电平	
K3	D3	低电平	
K4	D4	低电平	
K5	D5	低电平	

● 应用注意事项:

- 1 HY006 于手指按压触摸盘, 在 50ms 内输出对应按键的状态。
- 2 如果被使用的触摸按键不足 6 个, 请按照 K0-K1...的顺序来使用按键输入, 并将不使用的触摸按键输入脚直接接到 VSS, 这样可以节约按键的扫描时间, 提升按键输出

的响应速度。

● Cs 取样电容的选择建议:

Cs 电容推荐使用对温度系数变化较小, 容值特性稳定材质的电容, 首选 5%误差精度涤纶电容, NPO 或 X7R 材质电容, 如果使用贴片封装 Cs 电容时, 电容封装建议首选 0805, 并在 PCB 布板时多预留一个 Cs 电容的位置, 方便应用时调整按键灵敏度。

Cs 电容容值范围在 6800pF (682) — 33000pF (333) 之间, 电容容值越大灵敏度越高, 电容容值越小灵敏度越小; 如果 Cs 电容容值太大或太小会导致芯片无法工作。

● 按键异常防呆处理:

长按时间复位抑制, 芯片检测到持续按键信号超过20秒时, 会判断为非法动作而复位, 重新进行系统环境初始化。

多按键复位抑制, 芯片同时检测到3个以上按键被触发时, 会判断为非法动作而复位, 重新进行系统环境初始化。

以上按键异常抑制措施可有效防止用户在安装, 生产, 运输过程中或因在其他不正常的使用环境下造成锁键, 导致后面无法正常使用按键的有效措施。

● 按键优先等级措施:

当检测到有2个以上的按键被有效触摸时, 芯片会依照时间先后顺序, 感应强度优先的顺序输出按键值。

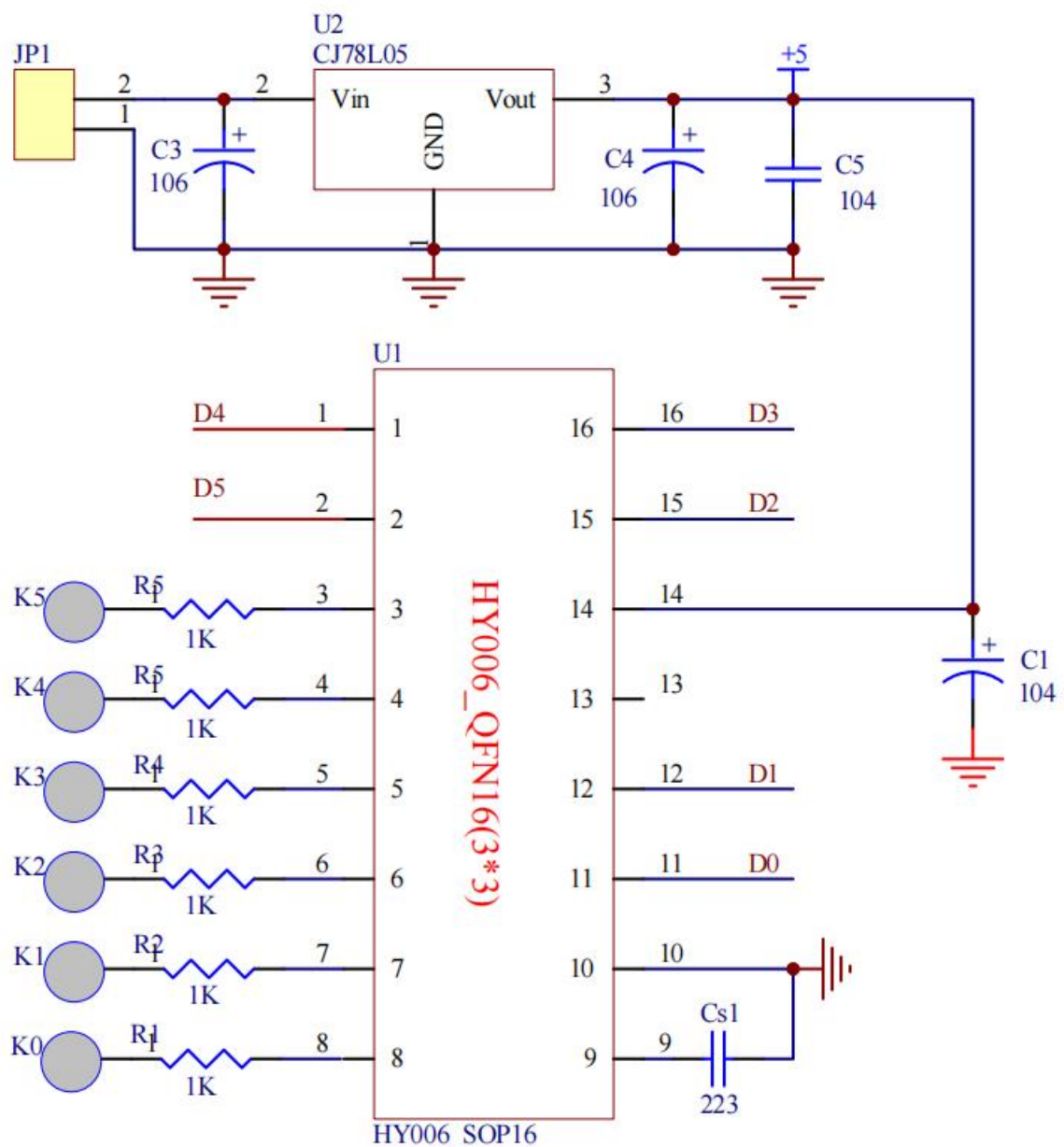
● PCB设计及面板安装建议:

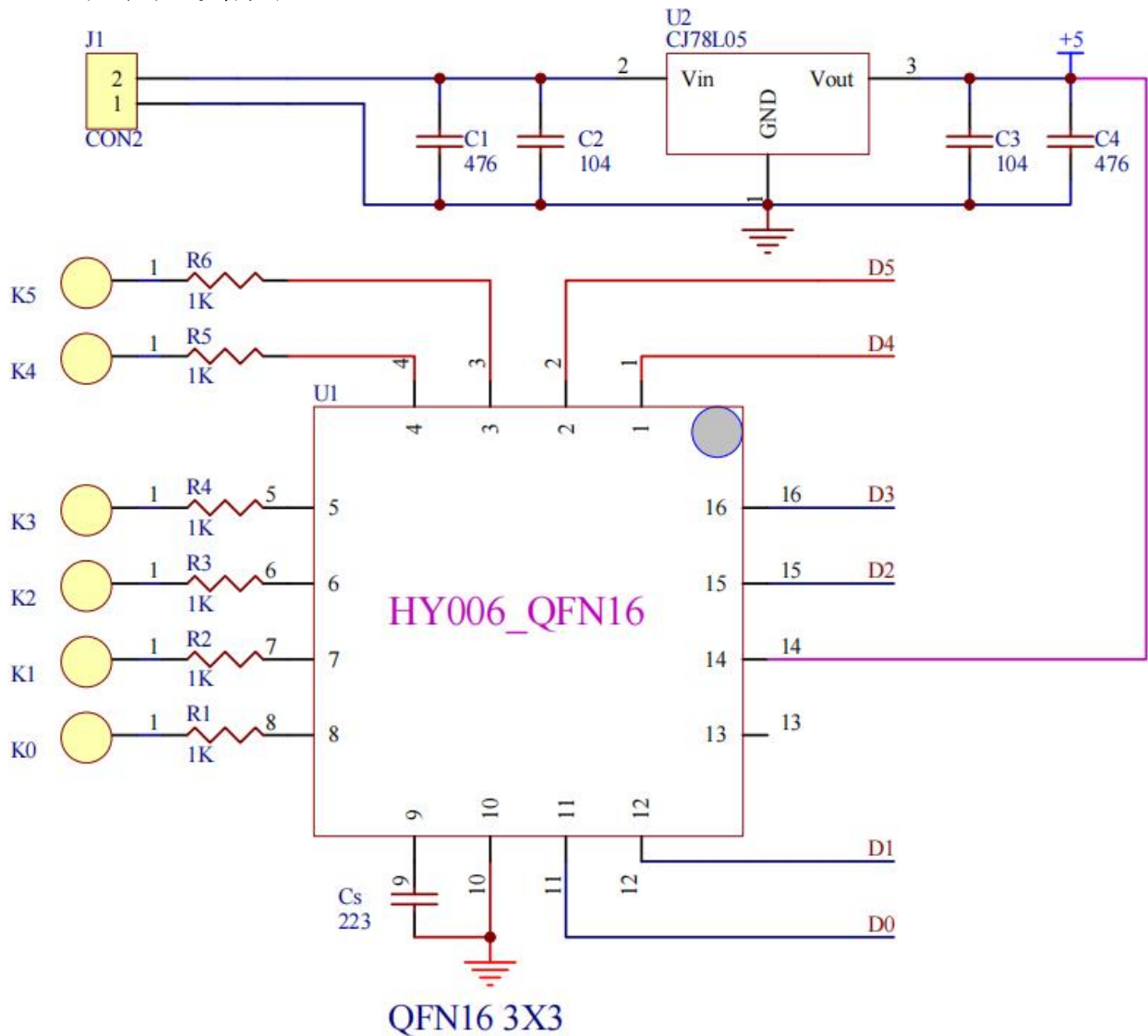
1. 触摸pad与外壳之间一定要紧密的贴合, 防止松动脱落, 否则将会造成电容介质改变影响触摸按键的灵敏度。
2. 产品面板触摸pad表面外壳严禁带金属成分的导电材料, 涂料也要保证无金属导电成分, 否则会影响触摸效果或导致触摸无效。
3. 使用双面pcb, 可以在顶层使用圆形, 方形, 菱形等作为触摸感应pad, 从触摸感应pad到ic引脚的走线应该尽量走在感应pad的另外一面, 同时要求走线尽量小及短(不要绕远), 使用单面板则一般需要使用感应弹簧片来作为触摸pad。
4. 如果产品要求对EMC及抗RF性能高, 建议pcb四周使用Vss包围, 但是Vss包围触摸pad后会使得触摸按键的灵敏度变低, pcb设计时要求设置触摸pad与Vss安全距离必须要大于产品面板的厚度, 若不能满足此条件建议减少触摸pad周围铺地, 先满足按键的灵敏度为首选。
5. 芯片电源必须使用独立LDO提供, 若供应电源之电压发生飘移, 会造成灵敏度异常或按键错误判断。
6. 芯片VDD端的滤波电容要最近距离的靠近触摸芯片, 并要求VDD及Vss从Vin端以最短距离独立分开线路走线到芯片端, 以确保触摸芯片的VDD稳定干净, 若需要PCB Layout范例参考请联系本公司技术窗口(微信ID: 13802566365)索取。

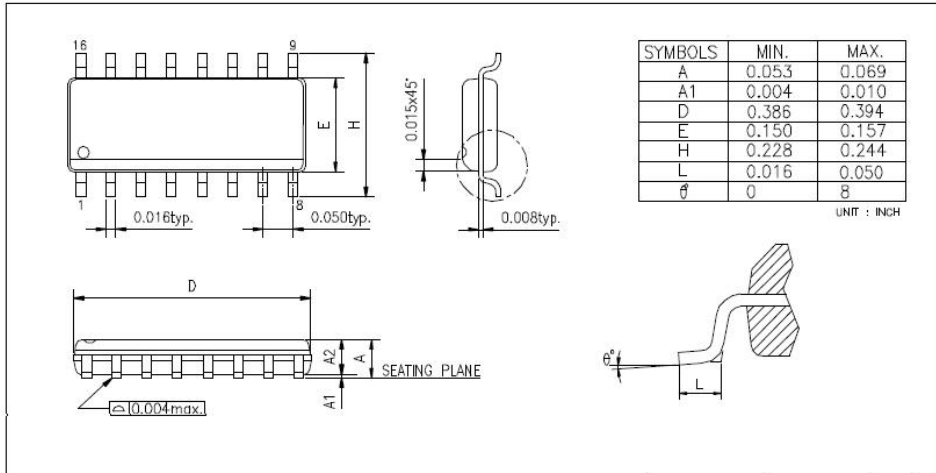
● 特别声明!

1. 本公司保留权利不管在任何时候, 并在不通知用户的情况下变更或终止产品, 建议用户在使用或下单前联系本公司 (hyzn@hyzndz.com) 以取得最新、最正确的产品信息。
2. 本公司不承担本产品适用于保障生命安全或紧急安全的应用, 本公司不为此类应用产品承担任何责任。关键应用产品包括, 但不仅限于, 可能涉及的潜在风险的死亡, 人身伤害, 火灾或严重财产损失。
3. 本公司不承担任何责任来自于因客户的产品设计所造成的任何损失。在本公司所保障的规格范围内, 客户应设计和反复验证好该应用产品。为了尽量减少风险, 客户设计产品时, 应适当保留产品工作范围安全保障。

● SOP16 应用线路图



QFN16 应用线路图


● 封装说明 (16-SOP)

(16-QFN; 3*3mm)
